

# DAC Breakout Кабель

## 40G QSFP+ 4x10G SFP+

QSFP+40G-DAC-4SFP+X

### Особенности

- Скорость передачи до 10.31 Гб/с на канал
- Обратная совместимость с разъемом QSFP+
- Настраиваемое отображение EEPROM для подписи кабеля
- Напряжение питания +3.3В
- Рабочая температура: 0°C ~+70°C
- Соответствует стандарту RoHS



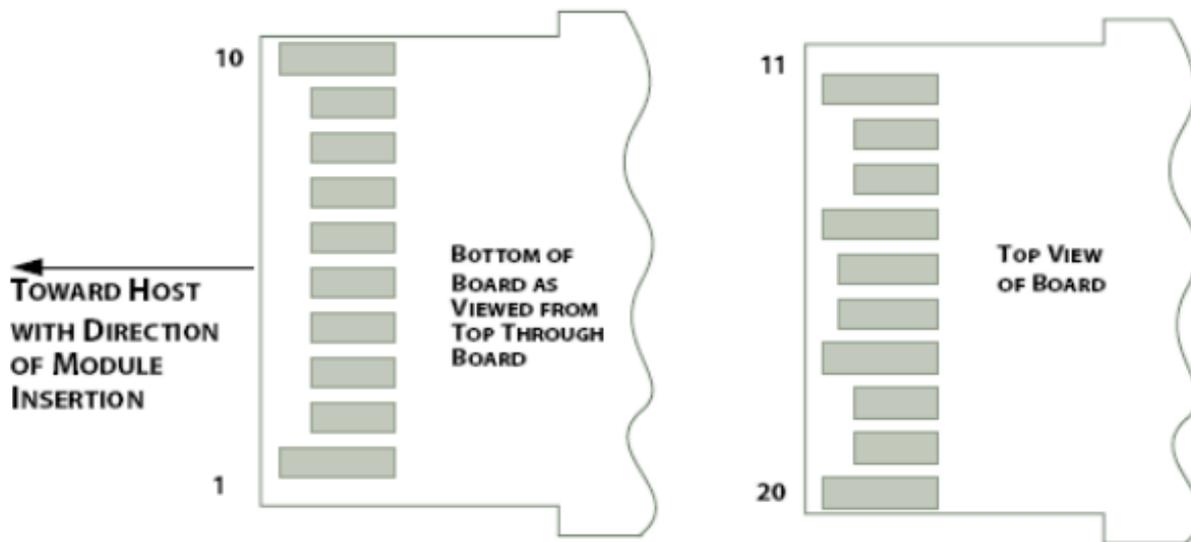
### Соответствие со стандартами

- SFF-8436
- SFF-8431
- SFF-8432
- SFF-8472

Характеристики устройства

I. Описание контактов

SFP+

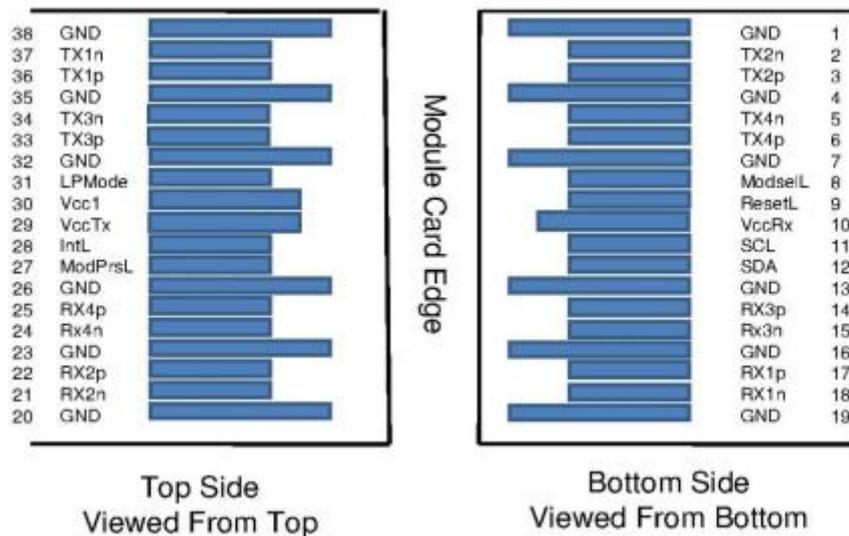


Контакт	Логика	Обозначение	Название/Описание
1		VeeT	Заземление передатчика
2	LV-TTL-O	TX_Fault	Ошибка передатчика
3	LV-TTL-I	TX_Disable	Передатчик выключен
4	LV-TTL-I/O	SDA	Послед. 2-проводной интерфейс линии передачи данных данных
5	LV-TTL-I	SCL	Тактовый сигнал последовательного двухпроводного интерфейса
6		Mod_DEF0	Модуль отсутствует; Заземление внутри модуля
7	LV-TTL-I	RS0	Выбор скорости 0
8	LV-TTL-O	RX_LOS	Индикатор потери сигнала
9	LV-TTL-I	RS1	Выбор скорости 1
10		VeeR	Заземление приёмника
11		VeeR	Заземление приёмника
12	CML-O	RD-	Инвертированный выход приемника, по переменному току
13	CML-O	RD+	Неинвертированный выход приемника, по переменному току
14		VeeR	Заземление приёмника
15		VccR	Питание приемника

## DAC Breakout кабель 40G QSFP+ 4x10G SFP+

16		VccT	Питание передатчика
17		VeeT	Заземление передатчика
18	CML-I	TD+	Неинвертированный вход передатчика, по переменному току
19	CML_I	TD-	Инвертированный вход передатчика, по переменному току
20		VeeT	Заземление передатчика

## QSFP+

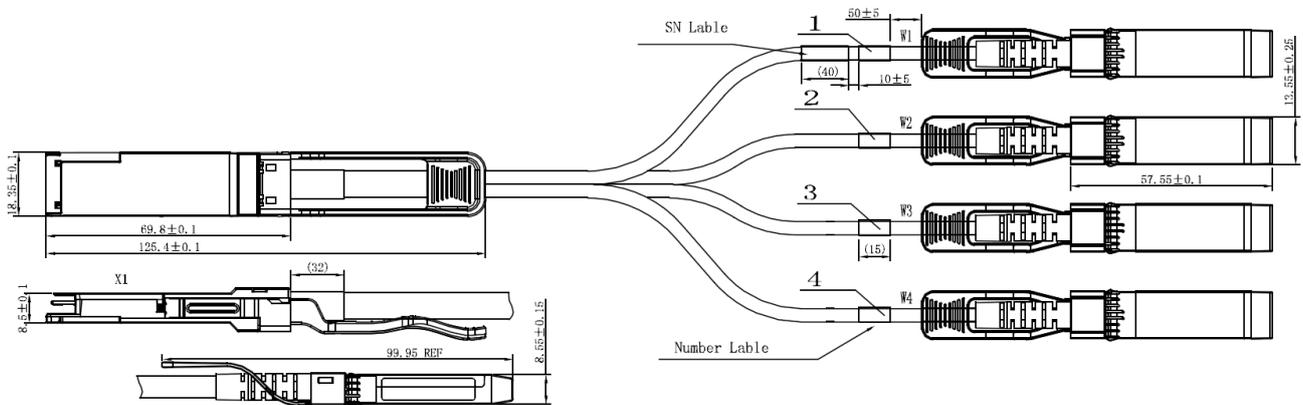


Контакт	Логика	Обозначение	Название/Описание
1		GND	Заземление передатчика
2	CML_I	Tx2n	Инвертированный вход передатчика
3	CML_I	Tx2p	Неинвертированный вход передатчика
4		GND	Заземление
5	CML_I	Tx4n	Инвертированный вход передатчика
6	CML_I	Tx4p	Неинвертированный вход передатчика
7		GND	Заземление
8	LVTTL-I	ModSelL	Выбор модуля
9	LVTTL-I	ResetL	Сброс модуля
10		Vcc Rx	+3.3V напряжение питания приёмника
11	LVC MOS-I/O	SCL	Тактовый сигнал последовательного двухпроводного интерфейса
12	LVC MOS-I/O	SDA	Послед. 2-проводной интерфейс линии передачи данных данных

## DAC Breakout кабель 40G QSFP+ 4x10G SFP+

13		GND	Заземление
14	CML-O	Rx3p	Не инвертированный выход приемника
15	CML-O	Rx3n	Инвертированный выход приемника
16		GND	Заземление
17	CML-O	Rx1p	Не инвертированный выход приемника
18	CML-O	Rx1n	Инвертированный выход приемника
19		GND	Заземление
20		GND	Заземление
21	CML-O	Rx2n	Инвертированный вход передатчика
22	CML-O	Rx2p	Неинвертированный вход передатчика
23		GND	Заземление
24	CML-O	Rx4n	Инвертированный выход приемника
25	CML-O	Rx4p	Не инвертированный выход приемника
26		GND	Заземление
27	LVTTL-O	ModPrsL	Модуль присутствует
28	LVTTL-O	IntL	Выход прерывания
29		Vcc Tx	+3.3V напряжение питания передатчика
30		Vcc1	+3.3V напряжение питания
31	LVTTL-I	LPMode	Режим низкого энергопотребления
32		GND	Заземление
33	CML-I	Tx3p	Неинвертированный вход передатчика
34	CML-I	Tx3n	Инвертированный вход передатчика
35		GND	Заземление
36	CML-I	Tx1p	Неинвертированный вход передатчика
37	CML-I	Tx1n	Инвертированный вход передатчика
38		GND	Заземление

## II. Габаритные размеры



Длина (м)	AWG
1	30
2	30
3	30
4	24/26
5	24/26
6	24
7	24